|  |  |  |
| --- | --- | --- |
| "Утверждаю"  зав. каф. ТЭ  \_\_\_\_\_\_\_ А.Н. Игнатов  31.08.2015 | Защита лабораторной работы №8  **Исследование работы мультиплексоров.** | **Вариант №1** |
| **1**. Какие входы мультиплексора будут поочередно коммутироваться на выход?    **2**. Какие БФ будет реализовывать МХ, если:   * адресный вход **S** (Select) выполняет роль входа для выбора одной из двух БФ, * имена переменных в БФ принять такими же, как имена остальных адресных входов.     Если полученные БФ можно описать стандартными базовыми или базисными (после применения формулы де Моргана) функциями, то приведите их УГО по примеру, указанному в **ПРИЛОЖЕНИИ**.  **3**. Нарисовать схему, в которой МХ с *2-мя адресными входами* реализует БФ для *4-х переменных*.  Дополнительная логика получается из анализа ***пяти*** ТИ:   * ***одна*** общая для заданной БФ Y=F(x3, x2, x1, x0), * ***четыре*** локальных для каждого из входов I0 – I3: I=F(x3, x2)   По возможности минимизировать входную логику по корпусам (не обязательно!!!).  Уровень "1" можно указывать просто стрелкой (без резистора!) – см. Рис. в п.2  Сокращенная запись БФ – **ПРИЛОЖЕНИЕ**.    ***На билетах не рисовать!!!*** | | |

|  |  |  |
| --- | --- | --- |
| "Утверждаю"  зав. каф. ТЭ  \_\_\_\_\_\_\_ А.Н. Игнатов  31.08.2015 | Защита лабораторной работы №8  **Исследование работы мультиплексоров.** | **Вариант №2** |
| **1.** Какие входы будут поочередно коммутироваться на выход мультиплексора?    **2**. Какие БФ будет реализовывать МХ, если:   * адресный вход **S** (Select) выполняет роль входа для выбора одной из двух БФ, * имена переменных в БФ принять такими же, как имена остальных адресных входов.     Если полученные БФ можно описать стандартными базовыми или базисными (после применения формулы де Моргана) функциями, то приведите их УГО по примеру, указанному в **ПРИЛОЖЕНИИ**.  **3**. Нарисовать схему, в которой МХ с *2-мя адресными входами* реализует БФ для *4-х переменных*.  Дополнительная логика получается из анализа ***пяти*** ТИ:   * ***одна*** общая для заданной БФ Y=F(x3, x2, x1, x0), * ***четыре*** локальных для каждого из входов I0 – I3: I=F(x3, x2)   По возможности минимизировать входную логику по корпусам (не обязательно!!!).  Уровень "1" можно указывать просто стрелкой (без резистора!) – см. Рис. в п.2  Сокращенная запись БФ – **ПРИЛОЖЕНИЕ**.    ***На билетах не рисовать!!!*** | | |

|  |  |  |
| --- | --- | --- |
| "Утверждаю"  зав. каф. ТЭ  \_\_\_\_\_\_\_ А.Н. Игнатов  31.08.2015 | Защита лабораторной работы №8  **Исследование работы мультиплексоров.** | **Вариант №3** |
| **1.** Какие входы будут поочередно коммутироваться на выход мультиплексора?    **2**. Какие БФ будет реализовывать МХ, если:   * адресный вход **S** (Select) выполняет роль входа для выбора одной из двух БФ, * имена переменных в БФ принять такими же, как имена остальных адресных входов.     Если полученные БФ можно описать стандартными базовыми или базисными (после применения формулы де Моргана) функциями, то приведите их УГО по примеру, указанному в **ПРИЛОЖЕНИИ**.  **3**. Нарисовать схему, в которой МХ с *2-мя адресными входами* реализует БФ для *4-х переменных*.  Дополнительная логика получается из анализа ***пяти*** ТИ:   * ***одна*** общая для заданной БФ Y=F(x3, x2, x1, x0), * ***четыре*** локальных для каждого из входов I0 – I3: I=F(x3, x2)   По возможности минимизировать входную логику по корпусам (не обязательно!!!).  Уровень "1" можно указывать просто стрелкой (без резистора!) – см. Рис. в п.2  Сокращенная запись БФ – **ПРИЛОЖЕНИЕ**.    ***На билетах не рисовать!!!*** | | |

|  |  |  |
| --- | --- | --- |
| "Утверждаю"  зав. каф. ТЭ  \_\_\_\_\_\_\_ А.Н. Игнатов  31.08.2015 | Защита лабораторной работы №8  **Исследование работы мультиплексоров.** | **Вариант №4** |
| **1.** Какие входы будут поочередно коммутироваться на выход мультиплексора?    **2**. Какие БФ будет реализовывать МХ, если:   * адресный вход **S** (Select) выполняет роль входа для выбора одной из двух БФ, * имена переменных в БФ принять такими же, как имена остальных адресных входов.     Если полученные БФ можно описать стандартными базовыми или базисными (после применения формулы де Моргана) функциями, то приведите их УГО по примеру, указанному в **ПРИЛОЖЕНИИ**.  **3**. Нарисовать схему, в которой МХ с *2-мя адресными входами* реализует БФ для *4-х переменных*.  Дополнительная логика получается из анализа ***пяти*** ТИ:   * ***одна*** общая для заданной БФ Y=F(x3, x2, x1, x0), * ***четыре*** локальных для каждого из входов I0 – I3: I=F(x3, x2)   По возможности минимизировать входную логику по корпусам (не обязательно!!!).  Уровень "1" можно указывать просто стрелкой (без резистора!) – см. Рис. в п.2  Сокращенная запись БФ – **ПРИЛОЖЕНИЕ**.    ***На билетах не рисовать!!!*** | | |

|  |  |  |
| --- | --- | --- |
| "Утверждаю"  зав. каф. ТЭ  \_\_\_\_\_\_\_ А.Н. Игнатов  31.08.2015 | Защита лабораторной работы №8  **Исследование работы мультиплексоров.** | **Вариант №5** |
| **1.** Какие входы будут поочередно коммутироваться на выход мультиплексора?    **2**. Какие БФ будет реализовывать МХ, если:   * адресный вход **S** (Select) выполняет роль входа для выбора одной из двух БФ, * имена переменных в БФ принять такими же, как имена остальных адресных входов.     Если полученные БФ можно описать стандартными базовыми или базисными (после применения формулы де Моргана) функциями, то приведите их УГО по примеру, указанному в **ПРИЛОЖЕНИИ**.  **3**. Нарисовать схему, в которой МХ с *2-мя адресными входами* реализует БФ для *4-х переменных*.  Дополнительная логика получается из анализа ***пяти*** ТИ:   * ***одна*** общая для заданной БФ Y=F(x3, x2, x1, x0), * ***четыре*** локальных для каждого из входов I0 – I3: I=F(x3, x2)   По возможности минимизировать входную логику по корпусам (не обязательно!!!).  Уровень "1" можно указывать просто стрелкой (без резистора!) – см. Рис. в п.2  Сокращенная запись БФ – **ПРИЛОЖЕНИЕ**.    ***На билетах не рисовать!!!*** | | |

|  |  |  |
| --- | --- | --- |
| "Утверждаю"  зав. каф. ТЭ  \_\_\_\_\_\_\_ А.Н. Игнатов  31.08.2015 | Защита лабораторной работы №8  **Исследование работы мультиплексоров.** | **Вариант №6** |
| **1.** Какие входы будут поочередно коммутироваться на выход мультиплексора?    **2**. Какие БФ будет реализовывать МХ, если:   * адресный вход **S** (Select) выполняет роль входа для выбора одной из двух БФ, * имена переменных в БФ принять такими же, как имена остальных адресных входов.     Если полученные БФ можно описать стандартными базовыми или базисными (после применения формулы де Моргана) функциями, то приведите их УГО по примеру, указанному в **ПРИЛОЖЕНИИ**.  **3**. Нарисовать схему, в которой МХ с *2-мя адресными входами* реализует БФ для *4-х переменных*.  Дополнительная логика получается из анализа ***пяти*** ТИ:   * ***одна*** общая для заданной БФ Y=F(x3, x2, x1, x0), * ***четыре*** локальных для каждого из входов I0 – I3: I=F(x3, x2)   По возможности минимизировать входную логику по корпусам (не обязательно!!!).  Уровень "1" можно указывать просто стрелкой (без резистора!) – см. Рис. в п.2  Сокращенная запись БФ – **ПРИЛОЖЕНИЕ**.    ***На билетах не рисовать!!!*** | | |

|  |  |  |
| --- | --- | --- |
| "Утверждаю"  зав. каф. ТЭ  \_\_\_\_\_\_\_ А.Н. Игнатов  31.08.2015 | Защита лабораторной работы №8  **Исследование работы мультиплексоров.** | **Вариант №7** |
| **1.** Какие входы будут поочередно коммутироваться на выход мультиплексора?    **2**. Какие БФ будет реализовывать МХ, если:   * адресный вход **S** (Select) выполняет роль входа для выбора одной из двух БФ, * имена переменных в БФ принять такими же, как имена остальных адресных входов.     Если полученные БФ можно описать стандартными базовыми или базисными (после применения формулы де Моргана) функциями, то приведите их УГО по примеру, указанному в **ПРИЛОЖЕНИИ**.  **3**. Нарисовать схему, в которой МХ с *2-мя адресными входами* реализует БФ для *4-х переменных*.  Дополнительная логика получается из анализа ***пяти*** ТИ:   * ***одна*** общая для заданной БФ Y=F(x3, x2, x1, x0), * ***четыре*** локальных для каждого из входов I0 – I3: I=F(x3, x2)   По возможности минимизировать входную логику по корпусам (не обязательно!!!).  Уровень "1" можно указывать просто стрелкой (без резистора!) – см. Рис. в п.2  Сокращенная запись БФ – **ПРИЛОЖЕНИЕ**.    ***На билетах не рисовать!!!*** | | |

|  |  |  |
| --- | --- | --- |
| "Утверждаю"  зав. каф. ТЭ  \_\_\_\_\_\_\_ А.Н. Игнатов  31.08.2015 | Защита лабораторной работы №8  **Исследование работы мультиплексоров.** | **Вариант №8** |
| **1.** Какие входы будут поочередно коммутироваться на выход мультиплексора?    **2**. Какие БФ будет реализовывать МХ, если:   * адресный вход **S** (Select) выполняет роль входа для выбора одной из двух БФ, * имена переменных в БФ принять такими же, как имена остальных адресных входов.     Если полученные БФ можно описать стандартными базовыми или базисными (после применения формулы де Моргана) функциями, то приведите их УГО по примеру, указанному в **ПРИЛОЖЕНИИ**.  **3**. Нарисовать схему, в которой МХ с *2-мя адресными входами* реализует БФ для *4-х переменных*.  Дополнительная логика получается из анализа ***пяти*** ТИ:   * ***одна*** общая для заданной БФ Y=F(x3, x2, x1, x0), * ***четыре*** локальных для каждого из входов I0 – I3: I=F(x3, x2)   По возможности минимизировать входную логику по корпусам (не обязательно!!!).  Уровень "1" можно указывать просто стрелкой (без резистора!) – см. Рис. в п.2  Сокращенная запись БФ – **ПРИЛОЖЕНИЕ**.    ***На билетах не рисовать!!!*** | | |

|  |  |  |
| --- | --- | --- |
| "Утверждаю"  зав. каф. ТЭ  \_\_\_\_\_\_\_ А.Н. Игнатов  31.08.2015 | Защита лабораторной работы №8  **Исследование работы мультиплексоров.** | **Вариант №9** |
| **1.** Какие входы будут поочередно коммутироваться на выход мультиплексора?    **2**. Какие БФ будет реализовывать МХ, если:   * адресный вход **S** (Select) выполняет роль входа для выбора одной из двух БФ, * имена переменных в БФ принять такими же, как имена остальных адресных входов.     Если полученные БФ можно описать стандартными базовыми или базисными (после применения формулы де Моргана) функциями, то приведите их УГО по примеру, указанному в **ПРИЛОЖЕНИИ**.  **3**. Нарисовать схему, в которой МХ с *2-мя адресными входами* реализует БФ для *4-х переменных*.  Дополнительная логика получается из анализа ***пяти*** ТИ:   * ***одна*** общая для заданной БФ Y=F(x3, x2, x1, x0), * ***четыре*** локальных для каждого из входов I0 – I3: I=F(x3, x2)   По возможности минимизировать входную логику по корпусам (не обязательно!!!).  Уровень "1" можно указывать просто стрелкой (без резистора!) – см. Рис. в п.2  Сокращенная запись БФ – **ПРИЛОЖЕНИЕ**.    ***На билетах не рисовать!!!*** | | |

|  |  |  |
| --- | --- | --- |
| "Утверждаю"  зав. каф. ТЭ  \_\_\_\_\_\_\_ А.Н. Игнатов  31.08.2015 | Защита лабораторной работы №8  **Исследование работы мультиплексоров.** | **Вариант №10** |
| **1.** Какие входы будут поочередно коммутироваться на выход мультиплексора?    **2**. Какие БФ будет реализовывать МХ, если:   * адресный вход **S** (Select) выполняет роль входа для выбора одной из двух БФ, * имена переменных в БФ принять такими же, как имена остальных адресных входов.     Если полученные БФ можно описать стандартными базовыми или базисными (после применения формулы де Моргана) функциями, то приведите их УГО по примеру, указанному в **ПРИЛОЖЕНИИ**.  **3**. Нарисовать схему, в которой МХ с *2-мя адресными входами* реализует БФ для *4-х переменных*.  Дополнительная логика получается из анализа ***пяти*** ТИ:   * ***одна*** общая для заданной БФ Y=F(x3, x2, x1, x0), * ***четыре*** локальных для каждого из входов I0 – I3: I=F(x3, x2)   По возможности минимизировать входную логику по корпусам (не обязательно!!!).  Уровень "1" можно указывать просто стрелкой (без резистора!) – см. Рис. в п.2  Сокращенная запись БФ – **ПРИЛОЖЕНИЕ**.    ***На билетах не рисовать!!!*** | | |

|  |  |  |
| --- | --- | --- |
| "Утверждаю"  зав. каф. ТЭ  \_\_\_\_\_\_\_ А.Н. Игнатов  31.08.2015 | Защита лабораторной работы №8  **Исследование работы мультиплексоров.** | **Вариант №11** |
| **1.** Какие входы будут поочередно коммутироваться на выход мультиплексора?    **2**. Какие БФ будет реализовывать МХ, если:   * адресный вход **S** (Select) выполняет роль входа для выбора одной из двух БФ, * имена переменных в БФ принять такими же, как имена остальных адресных входов.     Если полученные БФ можно описать стандартными базовыми или базисными (после применения формулы де Моргана) функциями, то приведите их УГО по примеру, указанному в **ПРИЛОЖЕНИИ**.  **3**. Нарисовать схему, в которой МХ с *2-мя адресными входами* реализует БФ для *4-х переменных*.  Дополнительная логика получается из анализа ***пяти*** ТИ:   * ***одна*** общая для заданной БФ Y=F(x3, x2, x1, x0), * ***четыре*** локальных для каждого из входов I0 – I3: I=F(x3, x2)   По возможности минимизировать входную логику по корпусам (не обязательно!!!).  Уровень "1" можно указывать просто стрелкой (без резистора!) – см. Рис. в п.2  Сокращенная запись БФ – **ПРИЛОЖЕНИЕ**.    ***На билетах не рисовать!!!*** | | |

|  |  |  |
| --- | --- | --- |
| "Утверждаю"  зав. каф. ТЭ  \_\_\_\_\_\_\_ А.Н. Игнатов  31.08.2015 | Защита лабораторной работы №8  **Исследование работы мультиплексоров.** | **Вариант №12** |
| **1.** Какие входы будут поочередно коммутироваться на выход мультиплексора?    **2**. Какие БФ будет реализовывать МХ, если:   * адресный вход **S** (Select) выполняет роль входа для выбора одной из двух БФ, * имена переменных в БФ принять такими же, как имена остальных адресных входов.     Если полученные БФ можно описать стандартными базовыми или базисными (после применения формулы де Моргана) функциями, то приведите их УГО по примеру, указанному в **ПРИЛОЖЕНИИ**.  **3**. Нарисовать схему, в которой МХ с *2-мя адресными входами* реализует БФ для *4-х переменных*.  Дополнительная логика получается из анализа ***пяти*** ТИ:   * ***одна*** общая для заданной БФ Y=F(x3, x2, x1, x0), * ***четыре*** локальных для каждого из входов I0 – I3: I=F(x3, x2)   По возможности минимизировать входную логику по корпусам (не обязательно!!!).  Уровень "1" можно указывать просто стрелкой (без резистора!) – см. Рис. в п.2  Сокращенная запись БФ – **ПРИЛОЖЕНИЕ**.    ***На билетах не рисовать!!!*** | | |

|  |  |  |
| --- | --- | --- |
| "Утверждаю"  зав. каф. ТЭ  \_\_\_\_\_\_\_ А.Н. Игнатов  31.08.2015 | Защита лабораторной работы №8  **Исследование работы мультиплексоров.** | **Вариант №13** |
| **1.** Какие входы будут поочередно коммутироваться на выход мультиплексора?    **2**. Какие БФ будет реализовывать МХ, если:   * адресный вход **S** (Select) выполняет роль входа для выбора одной из двух БФ, * имена переменных в БФ принять такими же, как имена остальных адресных входов.     Если полученные БФ можно описать стандартными базовыми или базисными (после применения формулы де Моргана) функциями, то приведите их УГО по примеру, указанному в **ПРИЛОЖЕНИИ**.  **3**. Нарисовать схему, в которой МХ с *2-мя адресными входами* реализует БФ для *4-х переменных*.  Дополнительная логика получается из анализа ***пяти*** ТИ:   * ***одна*** общая для заданной БФ Y=F(x3, x2, x1, x0), * ***четыре*** локальных для каждого из входов I0 – I3: I=F(x3, x2)   По возможности минимизировать входную логику по корпусам (не обязательно!!!).  Уровень "1" можно указывать просто стрелкой (без резистора!) – см. Рис. в п.2  Сокращенная запись БФ – **ПРИЛОЖЕНИЕ**.    ***На билетах не рисовать!!!*** | | |

|  |  |  |
| --- | --- | --- |
| "Утверждаю"  зав. каф. ТЭ  \_\_\_\_\_\_\_ А.Н. Игнатов  31.08.2015 | Защита лабораторной работы №8  **Исследование работы мультиплексоров.** | **Вариант №14** |
| **1.** Какие входы будут поочередно коммутироваться на выход мультиплексора?    **2**. Какие БФ будет реализовывать МХ, если:   * адресный вход **S** (Select) выполняет роль входа для выбора одной из двух БФ, * имена переменных в БФ принять такими же, как имена остальных адресных входов.     Если полученные БФ можно описать стандартными базовыми или базисными (после применения формулы де Моргана) функциями, то приведите их УГО по примеру, указанному в **ПРИЛОЖЕНИИ**.  **3**. Нарисовать схему, в которой МХ с *2-мя адресными входами* реализует БФ для *4-х переменных*.  Дополнительная логика получается из анализа ***пяти*** ТИ:   * ***одна*** общая для заданной БФ Y=F(x3, x2, x1, x0), * ***четыре*** локальных для каждого из входов I0 – I3: I=F(x3, x2)   По возможности минимизировать входную логику по корпусам (не обязательно!!!).  Уровень "1" можно указывать просто стрелкой (без резистора!) – см. Рис. в п.2  Сокращенная запись БФ – **ПРИЛОЖЕНИЕ**.    ***На билетах не рисовать!!!*** | | |

|  |  |  |
| --- | --- | --- |
| "Утверждаю"  зав. каф. ТЭ  \_\_\_\_\_\_\_ А.Н. Игнатов  31.08.2015 | Защита лабораторной работы №8  **Исследование работы мультиплексоров.** | **Вариант №15** |
| **1.** Какие входы будут поочередно коммутироваться на выход мультиплексора?    **2**. Какие БФ будет реализовывать МХ, если:   * адресный вход **S** (Select) выполняет роль входа для выбора одной из двух БФ, * имена переменных в БФ принять такими же, как имена остальных адресных входов.     Если полученные БФ можно описать стандартными базовыми или базисными (после применения формулы де Моргана) функциями, то приведите их УГО по примеру, указанному в **ПРИЛОЖЕНИИ**.  **3**. Нарисовать схему, в которой МХ с *2-мя адресными входами* реализует БФ для *4-х переменных*.  Дополнительная логика получается из анализа ***пяти*** ТИ:   * ***одна*** общая для заданной БФ Y=F(x3, x2, x1, x0), * ***четыре*** локальных для каждого из входов I0 – I3: I=F(x3, x2)   По возможности минимизировать входную логику по корпусам (не обязательно!!!).  Уровень "1" можно указывать просто стрелкой (без резистора!) – см. Рис. в п.2  Сокращенная запись БФ – **ПРИЛОЖЕНИЕ**.    ***На билетах не рисовать!!!*** | | |

|  |  |  |
| --- | --- | --- |
| "Утверждаю"  зав. каф. ТЭ  \_\_\_\_\_\_\_ А.Н. Игнатов  31.08.2015 | Защита лабораторной работы №8  **Исследование работы мультиплексоров.** | **Вариант №16** |
| **1.** Какие входы будут поочередно коммутироваться на выход мультиплексора?    **2**. Какие БФ будет реализовывать МХ, если:   * адресный вход **S** (Select) выполняет роль входа для выбора одной из двух БФ, * имена переменных в БФ принять такими же, как имена остальных адресных входов.     Если полученные БФ можно описать стандартными базовыми или базисными (после применения формулы де Моргана) функциями, то приведите их УГО по примеру, указанному в **ПРИЛОЖЕНИИ**.  **3**. Нарисовать схему, в которой МХ с *2-мя адресными входами* реализует БФ для *4-х переменных*.  Дополнительная логика получается из анализа ***пяти*** ТИ:   * ***одна*** общая для заданной БФ Y=F(x3, x2, x1, x0), * ***четыре*** локальных для каждого из входов I0 – I3: I=F(x3, x2)   По возможности минимизировать входную логику по корпусам (не обязательно!!!).  Уровень "1" можно указывать просто стрелкой (без резистора!) – см. Рис. в п.2  Сокращенная запись БФ – **ПРИЛОЖЕНИЕ**.    ***На билетах не рисовать!!!*** | | |