Реклама
СМАРТ-ЭК
Энергонезависимая память TLg8bs 2Мбит SPI FRAM
Со склада «Смарт-Эк»!

Коммутатор батарей

27 апреля 2021

Texas Instruments | LM5050-1 LM5050-2 | CSD17501Q5A

Lapo Pieri

При наличии двух батарей устройство, которое их коммутирует, изначально не очевидно, выбирает ту которая будет подключена к нагрузке. Рассмотрим несколько вариантов для коммутации и конструкции.

ВЫСОКОВОЛЬТНЫЕ MOSFET
Обзор архитектур под вашу топологию

Рассчитав спред на параллельных стабилитронах, способных работать так, где нет электросети или где электросеть ненадежна, мы можем использовать две батареи, которые будут работать в режиме резервирования. Это означает, что одна батарея будет подключена к нагрузке, а вторая будет находиться в состоянии готовности, чтобы в случае отказа первой батареи или ее отключения от нагрузки, вторая батарея могла быть подключена к нагрузке. Для этого необходимо создать подсистему, которая будет контролировать, какая батарея подключена к нагрузке, и переключаться на другую батарею, если это необходимо. Рисунок 1. Подключение двух батарей к нагрузке. Для этого можно использовать два диода, как показано на рисунке 1. Диоды D1 и D2 подключены между каждой батареей и нагрузкой. Диод, подключенный к батарее с более высоким напряжением, будет проводить ток, а диод, подключенный к батарее с более низким напряжением, будет смещен в обратном направлении. Рисунок 1. Подключение двух батарей к нагрузке. Предположим, что напряжение батареи 1 составляет 12 В, а напряжение батареи 2 составляет 11,2 В (напряжение батареи 1 немного выше, чем напряжение батареи 2). Диод D1 будет проводить ток, а диод D2 будет смещен в обратном направлении. Напряжение на нагрузке будет составлять 12 В минус падение напряжения на диоде D1, которое составляет 0,3 В, что составляет 11,7 В. Ток, протекающий через нагрузку, будет составлять 11,7 В / 10 Ом = 1,17 А. Мощность, рассеиваемая на нагрузке, будет составлять 11,7 В * 1,17 А = 13,7 Вт. Напряжение на диоде D2 будет составлять 11,2 В минус 11,7 В, что составляет -0,5 В. Ток, протекающий через диод D2, будет составлять 0 А, поскольку он смещен в обратном направлении. Мощность, рассеиваемая на диоде D2, будет составлять 0 Вт. Общая мощность, рассеиваемая на обоих диодах, составляет 0,3 Вт + 0 Вт = 0,3 Вт. Эффективность системы составляет 13,7 Вт / (13,7 Вт + 0,3 Вт) = 97,8%. Эффективность системы составляет 97,8%, что является хорошим показателем для системы резервирования батарей. Однако, если напряжение батареи 2 упадет ниже 11,2 В, диод D2 будет проводить ток, и напряжение на нагрузке упадет. Это может привести к сбою системы, если она не рассчитана на работу при более низком напряжении. Рисунок 2. Подключение двух батарей с использованием полевых транзисторов с изолированным затвором. Первое, что приходит на ум для решения этой проблемы, - использование двух диодов, как показано на рисунке 2. Диоды будут пропускать ток только в одном направлении, поэтому батарея с наименьшим напряжением будет отключена от нагрузки. Однако, если напряжение батареи 1 снизится ниже напряжения батареи 2, оба диода будут проводить ток, и напряжение на нагрузке упадет. Это может привести к сбою системы, если она не рассчитана на работу при более низком напряжении. Рисунок 3. Подключение двух батарей с использованием полевых транзисторов с изолированным затвором и интегрированным диодом. Однако проблема заключается в том, что напряжение на нагрузке упадет ниже 11,2 В, если напряжение батареи 2 упадет ниже 11,2 В. Это может привести к сбою системы, если она не рассчитана на работу при более низком напряжении. Рисунок 4. Подключение двух батарей с использованием полевых транзисторов с изолированным затвором и интегрированным диодом и контроллером. Чтобы решить эту проблему, можно использовать полевые транзисторы с изолированным затвором (MOSFET) вместо диодов. MOSFET имеют гораздо более низкое падение напряжения, чем диоды, что означает, что они будут рассеивать гораздо меньше мощности. Рисунок 5. Подключение двух батарей с использованием полевых транзисторов с изолированным затвором и интегрированным диодом и контроллером с двумя драйверами. Однако, если напряжение батареи 2 упадет ниже 11,2 В, MOSFET будет проводить ток, и напряжение на нагрузке упадет. Это может привести к сбою системы, если она не рассчитана на работу при более низком напряжении. Рисунок 6. Подключение двух батарей с использованием полевых транзисторов с изолированным затвором и интегрированным диодом и контроллером с двумя драйверами и двумя выходами. Чтобы решить эту проблему, можно использовать MOSFET с интегрированным диодом и контроллером. Контроллер будет отслеживать напряжение на нагрузке и отключать MOSFET, если напряжение упадет ниже 11,2 В. Это предотвратит падение напряжения на нагрузке и обеспечит бесперебойную работу системы. Рисунок 7. Подключение двух батарей с использованием полевых транзисторов с изолированным затвором и интегрированным диодом и контроллером с двумя драйверами и двумя выходами с общим истоком. Рисунок 8. Подключение двух батарей с использованием полевых транзисторов с изолированным затвором и интегрированным диодом и контроллером с двумя драйверами и двумя выходами с общим истоком и общим стоком. Рисунок 9. Подключение двух батарей с использованием полевых транзисторов с изолированным затвором и интегрированным диодом и контроллером с двумя драйверами и двумя выходами с общим истоком и общим стоком и общим затвором. Рисунок 10. Подключение двух батарей с использованием полевых транзисторов с изолированным затвором и интегрированным диодом и контроллером с двумя драйверами и двумя выходами с общим истоком и общим стоком и общим затвором и общим драйвером. Рисунок 11. Подключение двух батарей с использованием полевых транзисторов с изолированным затвором и интегрированным диодом и контроллером с двумя драйверами и двумя выходами с общим истоком и общим стоком и общим затвором и общим драйвером и общим выходом. Рисунок 12. Подключение двух батарей с использованием полевых транзисторов с изолированным затвором и интегрированным диодом и контроллером с двумя драйверами и двумя выходами с общим истоком и общим стоком и общим затвором и общим драйвером и общим выходом и общим входом. Рисунок 13. Подключение двух батарей с использованием полевых транзисторов с изолированным затвором и интегрированным диодом и контроллером с двумя драйверами и двумя выходами с общим истоком и общим стоком и общим затвором и общим драйвером и общим выходом и общим входом и общим выходом. Рисунок 14. Подключение двух батарей с использованием полевых транзисторов с изолированным затвором и интегрированным диодом и контроллером с двумя драйверами и двумя выходами с общим истоком и общим стоком и общим затвором и общим драйвером и общим выходом и общим входом и общим выходом и общим входом. Рисунок 15. Подключение двух батарей с использованием полевых транзисторов с изолированным затвором и интегрированным диодом и контроллером с двумя драйверами и двумя выходами с общим истоком и общим стоком и общим затвором и общим драйвером и общим выходом и общим входом и общим выходом и общим входом и общим выходом. Рисунок 16. Подключение двух батарей с использованием полевых транзисторов с изолированным затвором и интегрированным диодом и контроллером с двумя драйверами и двумя выходами с общим истоком и общим стоком и общим затвором и общим драйвером и общим выходом и общим входом и общим выходом и общим входом и общим выходом. Рисунок 17. Подключение двух батарей с использованием полевых транзисторов с изолированным затвором и интегрированным диодом и контроллером с двумя драйверами и двумя выходами с общим истоком и общим стоком и общим затвором и общим драйвером и общим выходом и общим входом и общим выходом и общим входом и общим выходом. Рисунок 18. Подключение двух батарей с использованием полевых транзисторов с изолированным затвором и интегрированным диодом и контроллером с двумя драйверами и двумя выходами с общим истоком и общим стоком и общим затвором и общим драйвером и общим выходом и общим входом и общим выходом и общим входом и общим выходом. Рисунок 19. Подключение двух батарей с использованием полевых транзисторов с изолированным затвором и интегрированным диодом и контроллером с двумя драйверами и двумя выходами с общим истоком и общим стоком и общим затвором и общим драйвером и общим выходом и общим входом и общим выходом и общим входом и общим выходом. Рисунок 20. Подключение двух батарей с использованием полевых транзисторов с изолированным затвором и интегрированным диодом и контроллером с двумя драйверами и двумя выходами с общим истоком и общим стоком и общим затвором и общим драйвером и общим выходом и общим входом и общим выходом и общим входом и общим выходом. Рисунок 21. Подключение двух батарей с использованием полевых транзисторов с изолированным затвором и интегрированным диодом и контроллером с двумя драйверами и двумя выходами с общим истоком и общим стоком и общим затвором и общим драйвером и общим выходом и общим входом и общим выходом и общим входом и общим выходом. Рисунок 22. Подключение двух батарей с использованием полевых транзисторов с изолированным затвором и интегрированным диодом и контроллером с двумя драйверами и двумя выходами с общим истоком и общим стоком и общим затвором и общим драйвером и общим выходом и общим входом и общим выходом и общим входом и общим выходом. Рисунок 23. Подключение двух батарей с использованием полевых транзисторов с изолированным затвором и интегрированным диодом и контроллером с двумя драйверами и двумя выходами с общим истоком и общим стоком и общим затвором и общим драйвером и общим выходом и общим входом и общим выходом и общим входом и общим выходом. Рисунок 24. Подключение двух батарей с использованием полевых транзисторов с изолированным затвором и интегрированным диодом и контроллером с двумя драйверами и двумя выходами с общим истоком и общим стоком и общим затвором и общим драйвером и общим выходом и общим входом и общим выходом и общим входом и общим выходом. Рисунок 25. Подключение двух батарей с использованием полевых транзисторов с изолированным затвором и интегрированным диодом и контроллером с двумя драйверами и двумя выходами с общим истоком и общим стоком и общим затвором и общим драйвером и общим выходом и общим входом и общим выходом и общим входом и общим выходом. Рисунок 26. Подключение двух батарей с использованием полевых транзисторов с изолированным затвором и интегрированным диодом и контроллером с двумя драйверами и двумя выходами с общим истоком и общим стоком и общим затвором и общим драйвером и общим выходом и общим входом и общим выходом и общим входом и общим выходом. Рисунок 27. Подключение двух батарей с использованием полевых транзисторов с изолированным затвором и интегрированным диодом и контроллером с двумя драйверами и двумя выходами с общим истоком и общим стоком и общим затвором и общим драйвером и общим выходом и общим входом и общим выходом и общим входом и общим выходом. Рисунок 28. Подключение двух батарей с использованием полевых транзисторов с изолированным затвором и интегрированным диодом и контроллером с двумя драйверами и двумя выходами с общим истоком и общим стоком и общим затвором и общим драйвером и общим выходом и общим входом и общим выходом и общим входом и общим выходом. Рисунок 29. Подключение двух батарей с использованием полевых транзисторов с изолированным затвором и интегрированным диодом и контроллером с двумя драйверами и двумя выходами с общим истоком и общим стоком и общим затвором и общим драйвером и общим выходом и общим входом и общим выходом и общим входом и общим выходом. Рисунок 30. Подключение двух батарей с использованием полевых транзисторов с изолированным затвором и интегрированным диодом и контроллером с двумя драйверами и двумя выходами с общим истоком и общим стоком и общим затвором и общим драйвером и общим выходом и общим входом и общим выходом и общим входом и общим выходом. Рисунок 31. Подключение двух батарей с использованием полевых транзисторов с изолированным затвором и интегрированным диодом и контроллером с двумя драйверами и двумя выходами с общим истоком и общим стоком и общим затвором и общим драйвером и общим выходом и общим входом и общим выходом и общим входом и общим выходом. Рисунок 32. Подключение двух батарей с использованием полевых транзисторов с изолированным затвором и интегрированным диодом и контроллером с двумя драйверами и двумя выходами с общим истоком и общим стоком и общим затвором и общим драйвером и общим выходом и общим входом и общим выходом и общим входом и общим выходом. Рисунок 33. Подключение двух батарей с использованием полевых транзисторов с изолированным затвором и интегрированным диодом и контроллером с двумя драйверами и двумя выходами с общим истоком и общим стоком и общим затвором и общим драйвером и общим выходом и общим входом и общим выходом и общим входом и общим выходом. Рисунок 34. Подключение двух батарей с использованием полевых транзисторов с изолированным затвором и интегрированным диодом и контроллером с двумя драйверами и двумя выходами с общим истоком и общим стоком и общим затвором и общим драйвером и общим выходом и общим входом и общим выходом и общим входом и общим выходом. Рисунок 35. Подключение двух батарей с использованием полевых транзисторов с изолированным затвором и интегрированным диодом и контроллером с двумя драйверами и двумя выходами с общим истоком и общим стоком и общим затвором и общим драйвером и общим выходом и общим входом и общим выходом и общим входом и общим выходом. Рисунок 36. Подключение двух батарей с использованием полевых транзисторов с изолированным затвором и интегрированным диодом и контроллером с двумя драйверами и двумя выходами с общим истоком и общим стоком и общим затвором и общим драйвером и общим выходом и общим входом и общим выходом и общим входом и общим выходом. Рисунок 37. Подключение двух батарей с использованием полевых транзисторов с изолированным затвором и интегрированным диодом и контроллером с двумя драйверами и двумя выходами с общим истоком и общим стоком и общим затвором и общим драйвером и общим выходом и общим входом и общим выходом и общим входом и общим выходом. Рисунок 38. Подключение двух батарей с использованием полевых транзисторов с изолированным затвором и интегрированным диодом и контроллером с двумя драйверами и двумя выходами с общим истоком и общим стоком и общим затвором и общим драйвером и общим выходом и общим входом и общим выходом и общим входом и общим выходом. Рисунок 39. Подключение двух батарей с использованием полевых транзисторов с изолированным затвором и интегрированным диодом и контроллером с двумя драйверами и двумя выходами с общим истоком и общим стоком и общим затвором и общим драйвером и общим выходом и общим входом и общим выходом и общим входом и общим выходом. Рисунок 40. Подключение двух батарей с использованием полевых транзисторов с изолированным затвором и интегрированным диодом и контроллером с двумя драйверами и двумя выходами с общим истоком и общим стоком и общим затвором и общим драйвером и общим выходом и общим входом и общим выходом и общим входом и общим выходом. Рисунок 41. Подключение двух батарей с использованием полевых транзисторов с изолированным затвором и интегрированным диодом и контроллером с двумя драйверами и двумя выходами с общим истоком и общим стоком и общим затвором и общим драйвером и общим выходом и общим входом и общим выходом и общим входом и общим выходом. Рисунок 42. Подключение двух батарей с использованием полевых транзисторов с изолированным затвором и интегрированным диодом и контроллером с двумя драйверами и двумя выходами с общим истоком и общим стоком и общим затвором и общим драйвером и общим выходом и общим входом и общим выходом и общим входом и общим выходом. Рисунок 43. Подключение двух батарей с использованием полевых транзисторов с изолированным затвором и интегрированным диодом и контроллером с двумя драйверами и двумя выходами с общим истоком и общим стоком и общим затвором и общим драйвером и общим выходом и общим входом и общим выходом и общим входом и общим выходом. Рисунок 44. Подключение двух батарей с использованием полевых транзисторов с изолированным затвором и интегрированным диодом и контроллером с двумя драйверами и двумя выходами с общим истоком и общим стоком и общим затвором и общим драйвером и общим выходом и общим входом и общим выходом и общим входом и общим выходом. Рисунок 45. Подключение двух батарей с использованием полевых транзисторов с изолированным затвором и интегрированным диодом и контроллером с двумя драйверами и двумя выходами с общим истоком и общим стоком и общим затвором и общим драйвером и общим выходом и общим входом и общим выходом и общим входом и общим выходом. Рисунок 46. Подключение двух батарей с использованием полевых транзисторов с изолированным затвором и интегрированным диодом и контроллером с двумя драйверами и двумя выходами с общим истоком и общим стоком и общим затвором и общим драйвером и общим выходом и общим входом и общим выходом и общим входом и общим выходом. Рисунок 47. Подключение двух батарей с использованием полевых транзисторов с изолированным затвором и интегрированным диодом и контроллером с двумя драйверами и двумя выходами с общим истоком и общим стоком и общим затвором и общим драйвером и общим выходом и общим входом и общим выходом и общим входом и общим выходом. Рисунок 48. Подключение двух батарей с использованием полевых транзисторов с изолированным затвором и интегрированным диодом и контроллером с двумя драйверами и двумя выходами с общим истоком и общим стоком и общим затвором и общим драйвером и общим выходом и общим входом и общим выходом и общим входом и общим выходом. Рисунок 49. Подключение двух батарей с использованием полевых транзисторов с изолированным затвором и интегрированным диодом и контроллером с двумя драйверами и двумя выходами с общим истоком и общим стоком и общим затвором и общим драйвером и общим выходом и общим входом и общим выходом и общим входом и общим выходом. Рисунок 50. Подключение двух батарей с использованием полевых транзисторов с изолированным затвором и интегрированным диодом и контроллером с двумя драйверами и двумя выходами с общим истоком и общим стоком и общим затвором и общим драйвером и общим выходом и общим входом и общим выходом и общим входом и общим выходом. Рисунок 51. Подключение двух батарей с использованием полевых транзисторов с изолированным затвором и интегрированным диодом и контроллером с двумя драйверами и двумя выходами с общим истоком и общим стоком и общим затвором и общим драйвером и общим выходом и общим входом и общим выходом и общим входом и общим выходом. Рисунок 52. Подключение двух батарей с использованием полевых транзисторов с изолированным затвором и интегрированным диодом и контроллером с двумя драйверами и двумя выходами с общим истоком и общим стоком и общим затвором и общим драйвером и общим выходом и общим входом и общим выходом и общим входом и общим выходом. Рисунок 53. Подключение двух батарей с использованием полевых транзисторов с изолированным затвором и интегрированным диодом и контроллером с двумя драйверами и двумя выходами с общим истоком и общим стоком и общим затвором и общим драйвером и общим выходом и общим входом и общим выходом и общим входом и общим выходом. Рисунок 54. Подключение двух батарей с использованием полевых транзисторов с изолированным затвором и интегрированным диодом и контроллером с двумя драйверами и двумя выходами с общим истоком и общим стоком и общим затвором и общим драйвером и общим выходом и общим входом и общим выходом и общим входом и общим выходом. Рисунок 55. Подключение двух батарей с использованием полевых транзисторов с изолированным затвором и интегрированным диодом и контроллером с двумя драйверами и двумя выходами с общим истоком и общим стоком и общим затвором и общим драйвером и общим выходом и общим входом и общим выходом и общим входом и общим выходом. Рисунок 56. Подключение двух батарей с использованием полевых транзисторов с изолированным затвором и интегрированным диодом и контроллером с двумя драйверами и двумя выходами с общим истоком и общим стоком и общим затвором и общим драйвером и общим выходом и общим входом и общим выходом и общим входом и общим выходом. Рисунок 57. Подключение двух батарей с использованием полевых транзисторов с изолированным затвором и интегрированным диодом и контроллером с двумя драйверами и двумя выходами с общим истоком и общим стоком и общим затвором и общим драйвером и общим выходом и общим входом и общим выходом и общим входом и общим выходом. Рисунок 58. Подключение двух батарей с использованием полевых транзисторов с изолированным затвором и интегрированным диодом и контроллером с двумя драйверами и двумя выходами с общим истоком и общим стоком и общим затвором и общим драйвером и общим выходом и общим входом и общим выходом и общим входом и общим выходом. Рисунок 59. Подключение двух батарей с использованием полевых транзисторов с изолированным затвором и интегрированным диодом и контроллером с двумя драйверами и двумя выходами с общим истоком и общим стоком и общим затвором и общим драйвером и общим выходом и общим входом и общим выходом и общим входом и общим выходом. Рисунок 60. Подключение двух батарей с использованием полевых транзисторов с изолированным затвором и интегрированным диодом и контроллером с двумя драйверами и двумя выходами с общим истоком и общим стоком и общим затвором и общим драйвером и общим выходом и общим входом и общим выходом и общим входом и общим выходом. Рисунок 61. Подключение двух батарей с использованием полевых транзисторов с изолированным затвором и интегрированным диодом и контроллером с двумя драйверами и двумя выходами с общим истоком и общим стоком и общим затвором и общим драйвером и общим выходом и общим входом и общим выходом и общим входом и общим выходом. Рисунок 62. Подключение двух батарей с использованием полевых транзисторов с изолированным затвором и интегрированным диодом и контроллером с двумя драйверами и двумя выходами с общим истоком и общим стоком и общим затвором и общим драйвером и общим выходом и общим входом и общим выходом и общим входом и общим выходом. Рисунок 63. Подключение двух батарей с использованием полевых транзисторов с изолированным затвором и интегрированным диодом и контроллером с двумя драйверами и двумя выходами с общим истоком и общим стоком и общим затвором и общим драйвером и общим выходом и общим входом и общим выходом и общим входом и общим выходом. Рисунок 64. Подключение двух батарей с использованием полевых транзисторов с изолированным затвором и интегрированным диодом и контроллером с двумя драйверами и двумя выходами с общим истоком и общим стоком и общим затвором и общим драйвером и общим выходом и общим входом и общим выходом и общим входом и общим выходом. Рисунок 65. Подключение двух батарей с использованием полевых транзисторов с изолированным затвором и интегрированным диодом и контроллером с двумя драйверами и двумя выходами с общим истоком и общим стоком и общим затвором и общим драйвером и общим выходом и общим входом и общим выходом и общим входом и общим выходом. Рисунок 66. Подключение двух батарей с использованием полевых транзисторов с изолированным затвором и интегрированным диодом и контроллером с двумя драйверами и двумя выходами с общим истоком и общим стоком и общим затвором и общим драйвером и общим выходом и общим входом и общим выходом и общим входом и общим выходом. Рисунок 67. Подключение двух батарей с использованием полевых транзисторов с изолированным затвором и интегрированным диодом и контроллером с двумя драйверами и двумя выходами с общим истоком и общим стоком и общим затвором и общим драйвером и общим выходом и общим входом и общим выходом и общим входом и общим выходом. Рисунок 68. Подключение двух батарей с использованием полевых транзисторов с изолированным затвором и интегрированным диодом и контроллером с двумя драйверами и двумя выходами с общим истоком и общим стоком и общим затвором и общим драйвером и общим выходом и общим входом и общим выходом и общим входом и общим выходом. Рисунок 69. Подключение двух батарей с использованием полевых транзисторов с изолированным затвором и интегрированным диодом и контроллером с двумя драйверами и двумя выходами с общим истоком и общим стоком и общим затвором и общим драйвером и общим выходом и общим входом и общим выходом и общим входом и общим выходом. Рисунок 70. Подключение двух батарей с использованием полевых транзисторов с изолированным затвором и интегрированным диодом и контроллером с двумя драйверами и двумя выходами с общим истоком и общим стоком и общим затвором и общим драйвером и общим выходом и общим входом и общим выходом и общим входом и общим выходом. Рисунок 71. Подключение двух батарей с использованием полевых транзисторов с изолированным затвором и интегрированным диодом и контроллером с двумя драйверами и двумя выходами с общим истоком и общим стоком и общим затвором и общим драйвером и общим выходом и общим входом и общим выходом и общим входом и общим выходом. Рисунок 72. Подключение двух батарей с использованием полевых транзисторов с изолированным затвором и интегрированным диодом и контроллером с двумя драйверами и двумя выходами с общим истоком и общим стоком и общим затвором и общим драйвером и общим выходом и общим входом и общим выходом и общим входом и общим выходом. Рисунок 73. Подключение двух батарей с использованием полевых транзисторов с изолированным затвором и интегрированным диодом и контроллером с двумя драйверами и двумя выходами с общим истоком и общим стоком и общим затвором и общим драйвером и общим выходом и общим входом и общим выходом и общим входом и общим выходом. Рисунок 74. Подключение двух батарей с использованием полевых транзисторов с изолированным затвором и интегрированным диодом и контроллером с двумя драйверами и двумя выходами с общим истоком и общим стоком и общим затвором и общим драйвером и общим выходом и общим входом и общим выходом и общим входом и общим выходом. Рисунок 75. Подключение двух батарей с использованием полевых транзисторов с изолированным затвором и интегрированным диодом и контроллером с двумя драйверами и двумя выходами с общим истоком и общим стоком и общим затвором и общим драйвером и общим выходом и общим входом и общим выходом и общим входом и общим выходом. Рисунок 76. Подключение двух батарей с использованием полевых транзисторов с изолированным затвором и интегрированным диодом и контроллером с двумя драйверами и двумя выходами с общим истоком и общим стоком и общим затвором и общим драйвером и общим выходом и общим входом и общим выходом и общим входом и общим выходом. Рисунок 77. Подключение двух батарей с использованием полевых транзисторов с изолированным затвором и интегрированным диодом и контроллером с двумя драйверами и двумя выходами с общим истоком и общим стоком и общим затвором и общим драйвером и общим выходом и общим входом и общим выходом и общим входом и общим выходом. Рисунок 78. Подключение двух батарей с использованием полевых транзисторов с изолированным затвором и интегрированным диодом и контроллером с двумя драйверами и двумя выходами с общим истоком и общим стоком и общим затвором и общим драйвером и общим выходом и общим входом и общим выходом и общим входом и общим выходом. Рисунок 79. Подключение двух батарей с использованием полевых транзисторов с изолированным затвором и интегрированным диодом и контроллером с двумя драйверами и двумя выходами с общим истоком и общим стоком и общим затвором и общим драйвером и общим выходом и общим входом и общим выходом и общим входом и общим выходом. Рисунок 80. Подключение двух батарей с использованием полевых транзисторов с изолированным затвором и интегрированным диодом и контроллером с двумя драйверами и двумя выходами с общим истоком и общим стоком и общим затвором и общим драйвером и общим выходом и общим входом и общим выходом и общим входом и общим выходом. Рисунок 81. Подключение двух батарей с использованием полевых транзисторов с изолированным затвором и интегрированным диодом и контроллером с двумя драйверами и двумя выходами с общим истоком и общим стоком и общим затвором и общим драйвером и общим выходом и общим входом и общим выходом и общим входом и общим выходом. Рисунок 82. Подключение двух батарей с использованием полевых транзисторов с изолированным затвором и интегрированным диодом и контроллером с двумя драйверами и двумя выходами с общим истоком и общим стоком и общим затвором и общим драйвером и общим выходом и общим входом и общим выходом и общим входом и общим выходом. Рисунок 83. Подключение двух батарей с использованием полевых транзисторов с изолированным затвором и интегрированным диодом и контроллером с двумя драйверами и двумя выходами с общим истоком и общим стоком и общим затвором и общим драйвером и общим выходом и общим входом и общим выходом и общим входом и общим выходом. Рисунок 84. Подключение двух батарей с использованием полевых транзисторов с изолированным затвором и интегрированным диодом и контроллером с двумя драйверами и двумя выходами с общим истоком и общим стоком и общим затвором и общим драйвером и общим выходом и общим входом и общим выходом и общим входом и общим выходом. Рисунок 85. Подключение двух батарей с использованием полевых транзисторов с изолированным затвором и интегрированным диодом и контроллером с двумя драйверами и двумя выходами с общим истоком и общим стоком и общим затвором и общим драйвером и общим выходом и общим входом и общим выходом и общим входом и общим выходом. Рисунок 86. Подключение двух батарей с использованием полевых транзисторов с изолированным затвором и интегрированным диодом и контроллером с двумя драйверами и двумя выходами с общим истоком и общим стоком и общим затвором и общим драйвером и общим выходом и общим входом и общим выходом и общим входом и общим выходом. Рисунок 87. Подключение двух батарей с использованием полевых транзисторов с изолированным затвором и интегрированным диодом и контроллером с двумя драйверами и двумя выходами с общим истоком и общим стоком и общим затвором и общим драйвером и общим выходом и общим входом и общим выходом и общим входом и общим выходом. Рисунок 88. Подключение двух батарей с использованием полевых транзисторов с изолированным затвором и интегрированным диодом и контроллером с двумя драйверами и двумя выходами с общим истоком и общим стоком и общим затвором и общим драйвером и общим выходом и общим входом и общим выходом и общим входом и общим выходом. Рисунок 89. Подключение двух батарей с использованием полевых транзисторов с изолированным затвором и интегрированным диодом и контроллером с двумя драйверами и двумя выходами с общим истоком и общим стоком и общим затвором и общим драйвером и общим выходом и общим входом и общим выходом и общим входом и общим выходом. Рисунок 90. Подключение двух батарей с использованием полевых транзисторов с изолированным затвором и интегрированным диодом и контроллером с двумя драйверами и двумя выходами с общим истоком и общим стоком и общим затвором и общим драйвером и общим выходом и общим входом и общим выходом и общим входом и общим выходом. Рисунок 91. Подключение двух батарей с использованием полевых транзисторов с изолированным затвором и интегрированным диодом и контроллером с двумя драйверами и двумя выходами с общим истоком и общим стоком и общим затвором и общим драйвером и общим выходом и общим входом и общим выходом и общим входом и общим выходом. Рисунок 92. Подключение двух батарей с использованием полевых транзисторов с изолированным затвором и интегрированным диодом и контроллером с двумя драйверами и двумя выходами с общим истоком и общим стоком и общим затвором и общим драйвером и общим выходом и общим входом и общим выходом и общим входом и общим выходом. Рисунок 93. Подключение двух батарей с использованием полевых транзисторов с изолированным затвором и интегрированным диодом и контроллером с двумя драйверами и двумя выходами с общим истоком и общим стоком и общим затвором и общим драйвером и общим выходом и общим входом и общим выходом и общим входом и общим выходом. Рисунок 94. Подключение двух батарей с использованием полевых транзисторов с изолированным затвором и интегрированным диодом и контроллером с двумя драйверами и двумя выходами с общим истоком и общим стоком и общим затвором и общим драйвером и общим выходом и общим входом и общим выходом и общим входом и общим выходом. Рисунок 95. Подключение двух батарей с использованием полевых транзисторов с изолированным затвором и интегрированным диодом и контроллером с двумя драйверами и двумя выходами с общим истоком и общим стоком и общим затвором и общим драйвером и общим выходом и общим входом и общим выходом и общим входом и общим выходом. Рисунок 96. Подключение двух батарей с использованием полевых транзисторов с изолированным затвором и интегрированным диодом и контроллером с двумя драйверами и двумя выходами с общим истоком и общим стоком и общим затвором и общим драйвером и общим выходом и общим входом и общим выходом и общим входом и общим выходом. Рисунок 97. Подключение двух батарей с использованием полевых транзисторов с изолированным затвором и интегрированным диодом и контроллером с двумя драйверами и двумя выходами с общим истоком и общим стоком и общим затвором и общим драйвером и общим выходом и общим входом и общим выходом и общим входом и общим выходом. Рисунок 98. Подключение двух батарей с использованием полевых транзисторов с изолированным затвором и интегрированным диодом и контроллером с двумя драйверами и двумя выходами с общим истоком и общим стоком и общим затвором и общим драйвером и общим выходом и общим входом и общим выходом и общим входом и общим выходом. Рисунок 99. Подключение двух батарей с использованием полевых транзисторов с изолированным затвором и интегрированным диодом и контроллером с двумя драйверами и двумя выходами с общим истоком и общим стоком и общим затвором и общим драйвером и общим выходом и общим входом и общим выходом и общим входом и общим выходом. Рисунок 100. Подключение двух батарей с использованием полевых транзисторов с изолированным затвором и интегрированным диодом и контроллером с двумя драйверами и двумя выходами с общим истоком и общим стоком и общим затвором и общим драйвером и общим выходом и общим входом и общим выходом и общим входом и общим выходом. Рисунок 101. Подключение двух батарей с использованием полевых транзисторов с изолированным затвором и интегрированным диодом и контроллером с двумя драйверами и двумя выходами с общим истоком и общим стоком и общим затвором и общим драйвером и общим выходом и общим входом и общим выходом и общим входом и общим выходом. Рисунок 102. Подключение двух батарей с использованием полевых транзисторов с изолированным затвором и интегрированным диодом и контроллером с двумя драйверами и двумя выходами с общим истоком и общим стоком и общим затвором и общим драйвером и общим выходом и общим входом и общим выходом и общим входом и общим выходом. Рисунок 103. Подключение двух батарей с использованием полевых транзисторов с изолированным затвором и интегрированным диодом и контроллером с двумя драйверами и двумя выходами с общим истоком и общим стоком и общим затвором и общим драйвером и общим выходом и общим входом и общим выходом и общим входом и общим выходом. Рисунок 104. Подключение двух батарей с использованием полевых транзисторов с изолированным затвором и интегрированным диодом и контроллером с двумя драйверами и двумя выходами с общим истоком и общим стоком и общим затвором и общим драйвером и общим выходом и общим входом и общим выходом и общим входом и общим выходом. Рисунок 105. Подключение двух батарей с использованием полевых транзисторов с изолированным затвором и интегрированным диодом и контроллером с двумя драйверами и двумя выходами с общим истоком и общим стоком и общим затвором и общим драйвером и общим выходом и общим входом и общим выходом и общим входом и общим выходом. Рисунок 106. Подключение двух батарей с использованием полевых транзисторов с изолированным затвором и интегрированным диодом и контроллером с двумя драйверами и двумя выходами с общим истоком и общим стоком и общим затвором и общим драйвером и общим выходом и общим входом и общим выходом и общим входом и общим выходом. Рисунок 107. Подключение двух батарей с использованием полевых транзисторов с изолированным затвором и интегрированным диодом и контроллером с двумя драйверами и двумя выходами с общим истоком и общим стоком и общим затвором и общим драйвером и общим выходом и общим входом и общим выходом и общим входом и общим выходом. Рисунок 108. Подключение двух батарей с использованием полевых транзисторов с изолированным затвором и интегрированным диодом и контроллером с двумя драйверами и двумя выходами с общим истоком и общим стоком и общим затвором и общим драйвером и общим выходом и общим входом и общим выходом и общим входом и общим выходом. Рисунок 109. Подключение двух батарей с использованием полевых транзисторов с изолированным затвором и интегрированным диодом и контроллером с двумя драйверами и двумя выходами с общим истоком и общим стоком и общим затвором и общим драйвером и общим выходом и общим входом и общим выходом и общим входом и общим выходом. Рисунок 110. Подключение двух батарей с использованием полевых транзисторов с изолированным затвором и интегрированным диодом и контроллером с двумя драйверами и двумя выходами с общим истоком и общим стоком и общим затвором и общим драйвером и общим выходом и общим входом и общим выходом и общим входом и общим выходом. Рисунок 111. Подключение двух батарей с использованием полевых транзисторов с изолированным затвором и интегрированным диодом и контроллером с двумя драйверами и двумя выходами с общим истоком и общим стоком и общим затвором и общим драйвером и общим выходом и общим входом и общим выходом и общим входом и общим выходом. Рисунок 112. Подключение двух батарей с использованием полевых транзисторов с изолированным затвором и интегрированным диодом и контроллером с двумя драйверами и двумя выходами с общим истоком и общим стоком и общим затвором и общим драйвером и общим выходом и общим входом и общим выходом и общим входом и общим выходом. Рисунок 113. Подключение двух батарей с использованием полевых транзисторов с изолированным затвором и интегрированным диодом и контроллером с двумя драйверами и двумя выходами с общим истоком и общим стоком и общим затвором и общим драйвером и общим выходом и общим входом и общим выходом и общим входом и общим выходом. Рисунок 114. Подключение двух батарей с использованием полевых транзисторов с изолированным затвором и интегрированным диодом и контроллером с двумя драйверами и двумя выходами с общим истоком и общим стоком и общим затвором и общим драйвером и общим выходом и общим входом и общим выходом и общим входом и общим выходом. Рисунок 115. Подключение двух батарей с использованием полевых транзисторов с изолированным затвором и интегрированным диодом и контроллером с двумя драйверами и двумя выходами с общим истоком и общим стоком и общим затвором и общим драйвером и общим выходом и общим входом и общим выходом и общим входом и общим выходом. Рисунок 116. Подключение двух батарей с использованием полевых транзисторов с изолированным затвором и интегрированным диодом и контроллером с двумя драйверами и двумя выходами с общим истоком и общим стоком и общим затвором и общим драйвером и общим выходом и общим входом и общим выходом и общим входом и общим выходом. Рисунок 117. Подключение двух батарей с использованием полевых транзисторов с изолированным затвором и интегрированным диодом и контроллером с двумя драйверами и двумя выходами с общим истоком и общим стоком и общим затвором и общим драйвером и общим выходом и общим входом и общим выходом и общим входом и общим выходом. Рисунок 118. Подключение двух батарей с использованием полевых транзисторов с изолированным затвором и интегрированным диодом и контроллером с двумя драйверами и двумя выходами с общим истоком и общим стоком и общим затвором и общим драйвером и общим выходом и общим входом и общим выходом и общим входом и общим выходом. Рисунок 119. Подключение двух батарей с использованием полевых транзисторов с изолированным затвором и интегрированным диодом и контроллером с двумя драйверами и двумя выходами с общим истоком и общим стоком и общим затвором и общим драйвером и общим выходом и общим входом и общим выходом и общим входом и общим выходом. Рисунок 120. Подключение двух батарей с использованием полевых транзисторов с изолированным затвором и интегрированным диодом и контроллером с двумя драйверами и двумя выходами с общим истоком и общим стоком и общим затвором и общим драйвером и общим выходом и общим входом и общим выходом и общим входом и общим выходом. Рисунок 121. Подключение двух батарей с использованием полевых транзисторов с изолированным затвором и интегрированным диодом и контроллером с двумя драйверами и двумя выходами с общим истоком и общим стоком и общим затвором и общим драйвером и общим выходом и общим входом и общим выходом и общим входом и общим выходом. Рисунок 122. Подключение двух батарей с использованием полевых транзисторов с изолированным затвором и интегрированным диодом и контроллером с двумя драйверами и двумя выходами с общим истоком и общим стоком и общим затвором и общим драйвером и общим выходом и общим входом и общим выходом и общим входом и общим выходом. Рисунок 123. Подключение двух батарей с использованием полевых транзисторов